
Articles et publications co-signés lors de la thèse

Reuves et ouvrages

J.P. CALVEZ, O. PASQUIER, D. HELLER

"Hardware/Software System Design Based on the MCSE methodology". Chapitre dans "Current Issues in Electronic Modeling", Vol 9 - System Design, pp 1-36. Editeurs: J.M. Bergé, O. Levia, J. Rouillard. Edition Kluwer Academic Publishers, Mars 1997.

J.P. CALVEZ, O. PASQUIER, D. HELLER

"Conception conjointe matériel-logiciel des systèmes basée sur la méthodologie MCSE". Chapitre dans "Conception conjointe des systèmes matériels et logiciels", pp 10-52, Collection CTST, Editeurs: J.M. Bergé, J. Courvoisier. Edition Eyrolles 1998.

Conférences internationales

D. HELLER, P. ADAM, J.P. CALVEZ

"A DC motor Controller ASIC implemented by synthesis of a VHDL description."
EDAC-EUROASIC 93, 22-25 Février 1993, Paris.

J.P. CALVEZ, D. HELLER, P. BAKOWSKI

"Functional-level synthesis with VHDL"
EURO-VHDL'93, 20-24 Septembre 1993, Hambourg.

J.P. CALVEZ, D. HELLER, O. PASQUIER

"System performance modeling and analysis with VHDL: Benefits and limitations", VHDL-FORUM EUROPE Spring'95 Working Conference, IRESTE, Nantes, France, April 24-25, 1995.

J.P. CALVEZ, D. HELLER, O. PASQUIER

"Uninterpreted Co-Simulation for Performance Evaluation of Hw/Sw Systems", CODES/CASHE'96, 4th International Workshop on Hardware/Software Co-Design, Pittsburgh, USA, 18-20 Mars 1996.

J.P. CALVEZ, D. HELLER, F. MULLER, O. PASQUIER,
A Programmable Multi-Language Generator for CoDesign, Poster for DATE'98, Paris,
France, 23-26 Feb 1998.

Rapports de contrat

J.P. CALVEZ, D. HELLER, O. PASQUIER
Document de spécification et d'évaluation des performances du serveur vidéo temps-réel.
Rapport lot 2 du contrat no 941B CNET France-Télécom, Juin 1995.

J.P. CALVEZ, D. HELLER, O. PASQUIER
Document de spécification et pré-évaluation du serveur vidéo temps-réel. Rapport lot 1 du
contrat no 941B CNET France-Télécom, Juin 1995.

J.P. CALVEZ, D. HELLER, O. PASQUIER
Document de spécification de l'outil prototype. Rapport lot 3 du contrat no 941B CNET
France-Télécom, Septembre 1996.

J.P. CALVEZ, D. HELLER, O. PASQUIER, F. MULLER, E. CHENARD
Méthodologie et outil pour la conception conjointe des systèmes matériels et logiciels.
Rapport final du contrat no 941B CNET France-Télécom, Octobre 1997.

J.P. CALVEZ, D. HELLER, O. PASQUIER, F. MULLER, E. CHENARD
Document de conception et réalisation des outils prototypes. Rapport lot 4 du contrat no
941B CNET France-Télécom, Octobre 1997.

Divers

D. HELLER
Transcription du modèle fonctionnel de MCSE en VHDL synthétisable, Rapport de DEA,
IRESTE, Université de Nantes, Septembre 1992.

D. HELLER
Estimation de performances des systèmes matériels et logiciels par co-simulation,
Séminaire "CoDesign" CNET Meylan, 25 juin 1996.